

Basisinformationen

The diagram shows an NF VOX PTT circuit. The microphone input (MIC in) is connected to a 1k resistor (R2). The other end of R2 is connected to the gate of a BSS138 MOSFET (Q1). The PTT line is also connected to the gate of Q1. The drain of Q1 is connected to the LINE out. The source of Q1 is connected to ground. A 220nF capacitor (C1) is connected between the LINE out and ground. A BAT154S diode (D1) is connected between the LINE out and ground. A 220nF capacitor (C2) is connected between the PTT line and ground. A 47k resistor (R1) is connected between the PTT line and ground.

Bearbeiten	Alle Benutzer (unbeschränkt)
Verschieben	Alle Benutzer (unbeschränkt)
Hochladen	Alle Benutzer (unbeschränkt)

Versionsgeschichte

Seitenersteller	OE2WAO (Diskussion Beiträge)
Datum der Seitenerstellung	22:52, 11. Jan. 2014
Letzter Bearbeiter	OE2WAO (Diskussion Beiträge)
Datum der letzten Bearbeitung	22:52, 11. Jan. 2014
Gesamtzahl der Bearbeitungen	1
Gesamtzahl unterschiedlicher Autoren	1
Anzahl der kürzlich erfolgten Bearbeitungen (in den letzten 90	

Tagen)	0
Anzahl unterschiedlicher Autoren der kürzlich erfolgten Bearbeitungen	0